

芯片的识别

本勘误表适用于上海先楫半导体科技有限公司的 HPM6300 系列微控制器产品，芯片版本 1.0。通过芯片封装表面的产品型号信息可以识别本勘误表适用的芯片，请注意芯片型号中版本位为：1

例：HPM6360IPA^[1]

本勘误表适用的产品型号有：

HPM6360IPA1、HPM6360IEP1、HPM6350IPA1、HPM6350IEP1、
HPM6340IPA1、HPM6340IEP1、HPM6320IPA1、HPM6320IEP1、
HPM6364IPA1、HPM6364IEP1。

目录

1	HPM6700/6400 系列微控制器使用限制汇总	1
2	HPM6300 系列微控制器使用限制描述	2
2.1	E00011: PIOC 寄存器读限制	2
2.1.1	问题描述	2
2.1.2	规避方法	2
2.1.3	计划修正	2
2.2	E00013: SDP 的 SDPCR 寄存器 INTEN 控制位使用限制	3
2.2.1	问题描述	3
2.2.2	规避方法	3
2.2.3	计划修正	3
2.3	E00015: SYSCTL 的 CLOCK_CPU 寄存器写限制	4
2.3.1	问题描述	4
2.3.2	规避方法	4
2.3.3	计划修正	4
3	版本信息	5

1 HPM6700/6400 系列微控制器使用限制汇总

本产品的使用限制汇总如表 1:

编号	使用限制描述
E00011	PIOC 寄存器读限制
E00013	SDP 的 SDPCR 寄存器 INTEN 控制位使用限制
E00015	SYSCTL 的 CLOCK_CPU 寄存器写限制

表 1: HPM6300 系列微控制器版本 1.0 使用限制总结

2 HPM6300 系列微控制器使用限制描述

2.1 E00011: PIOC 寄存器读限制

2.1.1 问题描述

1. 写入 PIOC 寄存器时，结果正常。
2. 读取 PIOC 寄存器时，返回的寄存器值不正确。

2.1.2 规避方法

建议用户采用以下方法：

1. 写入 PIOC 寄存器时，应使用内存映射表列出的寄存器地址。
2. 读取 PIOC 寄存器时，应在原地址基础上减去 0x700 的偏移。

2.1.3 计划修正

有。

2.2 E00013: SDP 的 SDPCR 寄存器 INTEN 控制位使用限制

2.2.1 问题描述

1. SDP 的 SDPCR 寄存器 INTEN 控制位置 0 时，SDP 仍能生成中断。

2.2.2 规避方法

建议用户采用以下方法：

1. 用户可以使用 SDP 描述符中 PKTCTL 控制字的位 1（即 PKTCTL[1]: PKTINT）来控制中断的使能或者关闭。

2.2.3 计划修正

无。

2.3 E00015: SYSCTL 的 CLOCK_CPU 寄存器写限制

2.3.1 问题描述

对 SYSCTL 的 CLOCK_CPU 寄存器写入后，其配置可能不生效。

2.3.2 规避方法

建议用户检查 CLOCK_CPU 寄存器的 DIV 位域，如果 CLOCK_CPU 寄存器待写入值的 DIV 位域相对原值 DIV 位域不变的，应当按以下步骤修改 CLOCK_CPU 寄存器。

1. 修改 CLOCK_CPU 寄存器，仅修改 DIV 位域，建议 DIV 值稍大于原 DIV 值，如：DIV + 1。
2. 把待写入值写入 CLOCK_CPU 寄存器。

2.3.3 计划修正

有。

3 版本信息

日期	版本	描述
Rev1.0	2022/06/28	正式版 Rev1.0 发布。

表 2: 版本信息

免责声明

上海先楫半导体科技有限公司（以下简称：“先楫”）保留随时更改、更正、增强、修改先楫半导体产品和/或本文档的权利，恕不另行通知。用户可在先楫官方网站 <https://www.hpmicro.com> 获取最新相关信息。

本声明中的信息取代并替换先前版本中声明的信息。